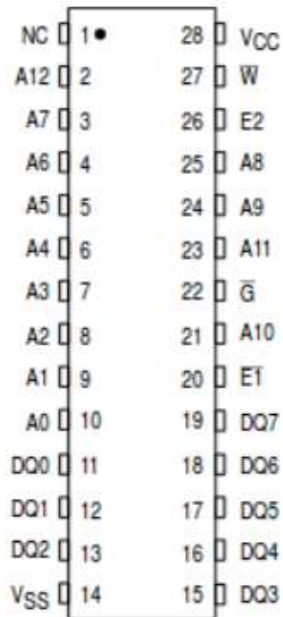
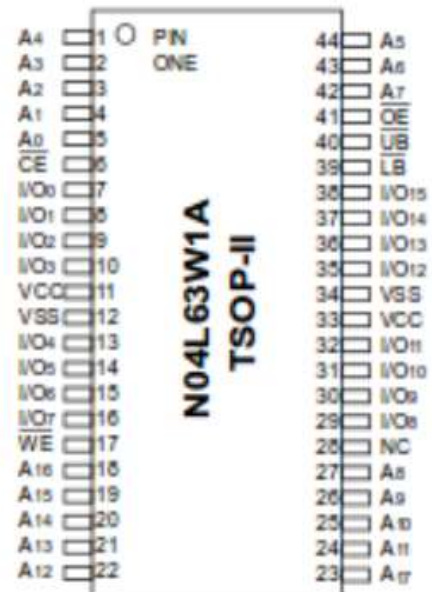


Indicar la organización y la tecnología de los siguientes circuitos integrados de memoria

### PIN ASSIGNMENT



### Pin Configurations



Diseñar los siguientes bancos de memoria:

- 128 Kbx 8 con CI de 32 Kb x 8
- 2Mb x 8 con CI de 512Kb x 8
- 32 Mb x 8 con CI de 8 Mb x 8
- 2Mb x 32 con CI de 512Kb x 16
- 1Mbx 4 con CI de 1M Kb x 1
- 16 Gb x 8 con CI de 4 Gb x 4