



UNCUYO
UNIVERSIDAD
NACIONAL DE CUYO



**FACULTAD
DE INGENIERÍA**

**Licenciatura en Ciencias de la
Computación**

Sistemas Embebidos

Unidad 1

Introducción a los sistemas embebidos

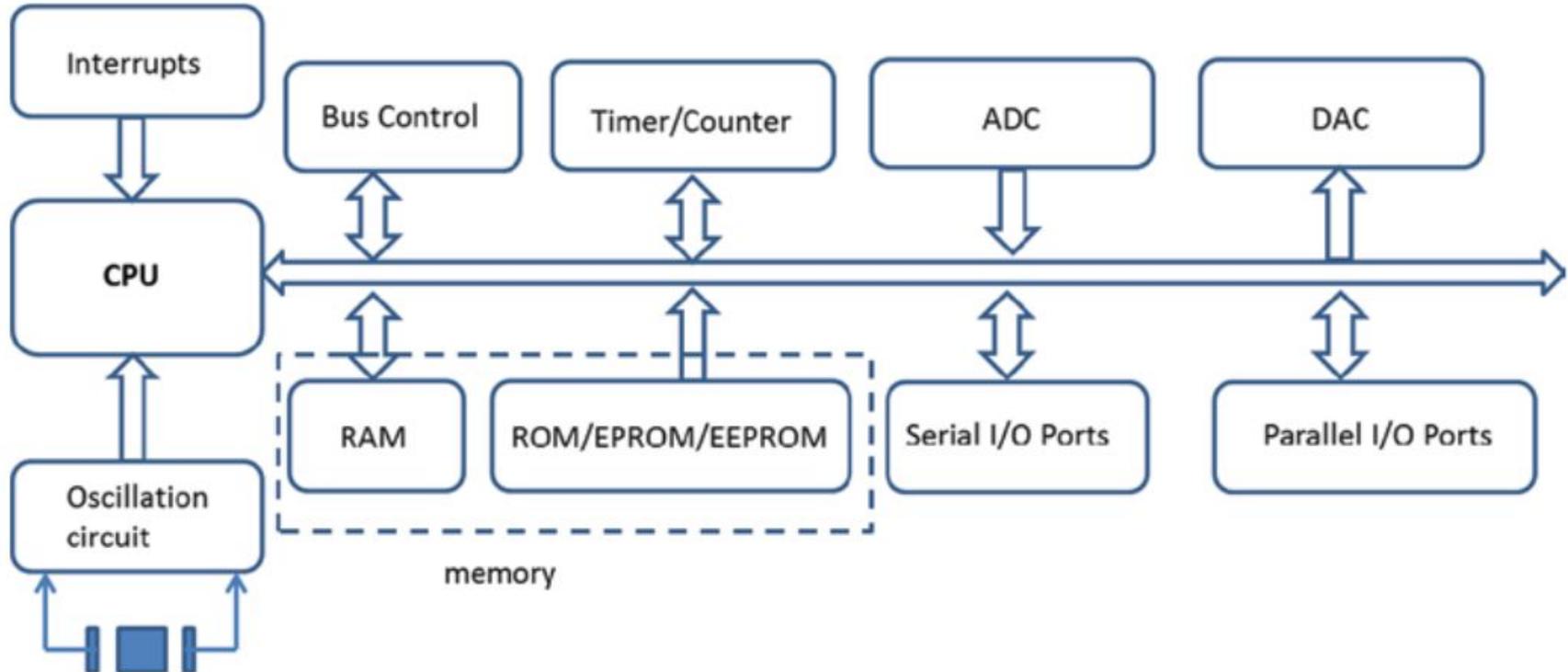
Definición de sistema embebido, muchas...

*“Dispositivo que contiene componentes de hardware y software fuertemente acoplados para realizar una **única función**: formar parte de grandes sistemas. No está destinado a ser programado de forma independiente por los usuarios. Se espera que trabaje con **mínima o sin interacción humana**. Dos características adicionales: **operación reactiva** y **fuertemente restringido**”.* (John Davies, "MSP430 Microcontroller Basics")

*“Sistemas de procesamiento **embebidos en productos del entorno** de las personas o ambiente (autos, trenes, aviones, equipos de comunicaciones o industriales, juguetes, electrodomésticos, etc.)”* (Marwedel)

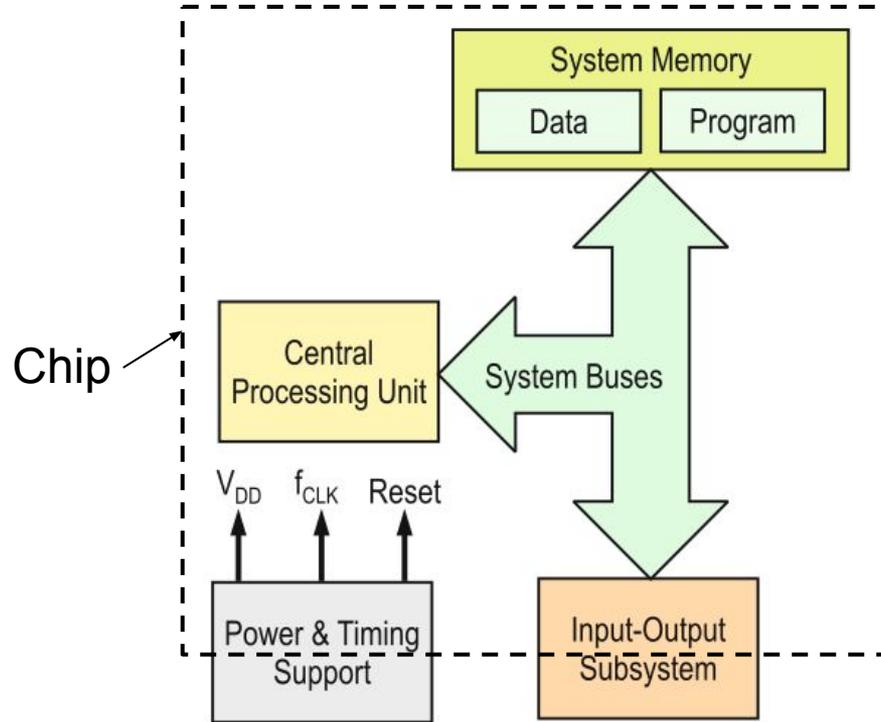
*“Computadora de **pequeño tamaño** que **es parte de una máquina o un gran sistema** eléctrico o mecánico. Es llamado embebido porque está embebido o incrustado dentro de otro aparato”* (Perry Xiao).

Diagrama en bloques general de un sistema embebido





Microcontrolador



microcontrolador

Diferencias entre procesadores y microcontroladores:

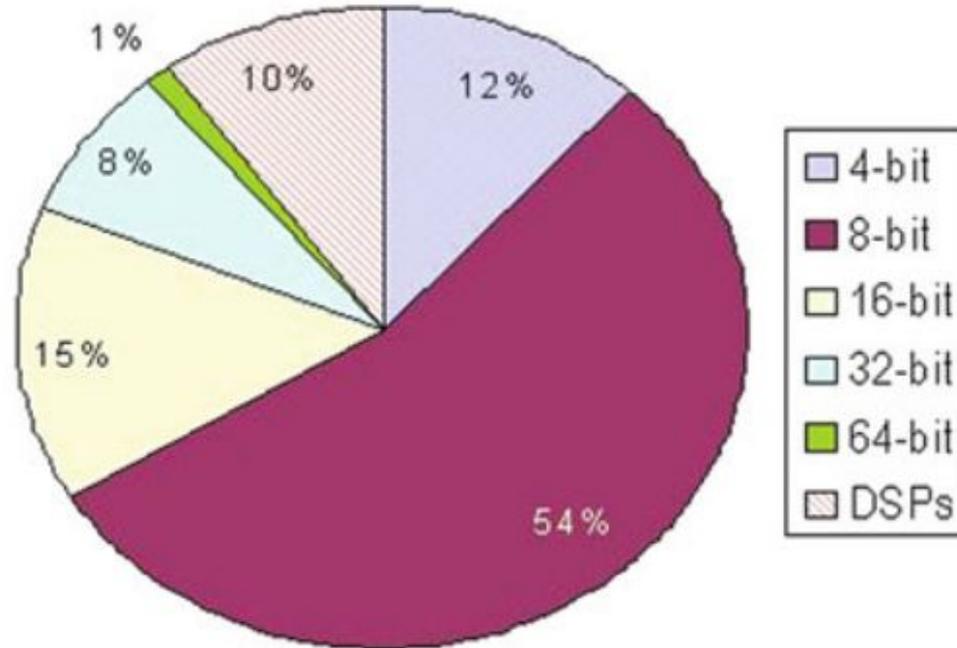
	Microcontroladores	Computadoras
Integración	Todo en un chip (procesador, memoria, periféricos, etc.)	Componentes separados
Evolución centrada en	Reducción consumo, aplicaciones específicas.	Poder de procesamiento
SO	Usado en algunas aplicaciones (basadas en tiempo real), pero otras no	Obligatorio
Tamaño memorias	De pocos Kbytes a MBytes	Lo mayor posible (GBytes)

Sistemas embebidos e IoT

- **IoT o Internet de las cosas:** *“Presencia penetrante de variados dispositivos que contienen sensores y actuadores con un único esquema de direccionamiento, que son capaces de interactuar y cooperar unos con otros para lograr objetivos comunes”*
- Requisitos de dispositivos IoT:
 - Cada dispositivo debe tener una **dirección única**: solución IPv6 y 6LoWPAN.
 - Cada dispositivo debe poder **comunicarse** (Wifi, 6LoWPAN, NFC, RFID, ZigBee, USB, etc.)
 - Cada dispositivo debe tener **sensores y actuadores**.
 - Cada dispositivo necesita un **microcontrolador**.
 - Plataformas de **visualización, análisis y almacenamiento** de datos.

} SE

Distribución de procesadores según bits en años recientes

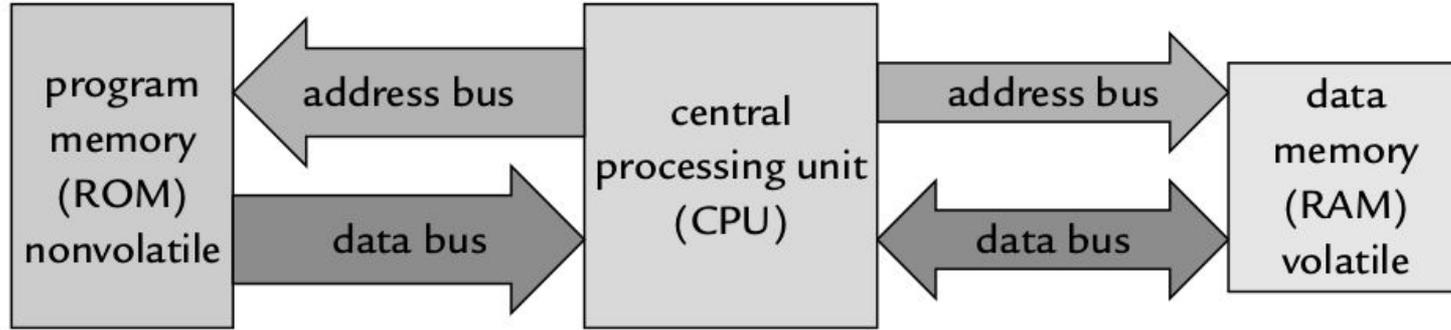


Clasificación según número de bits:

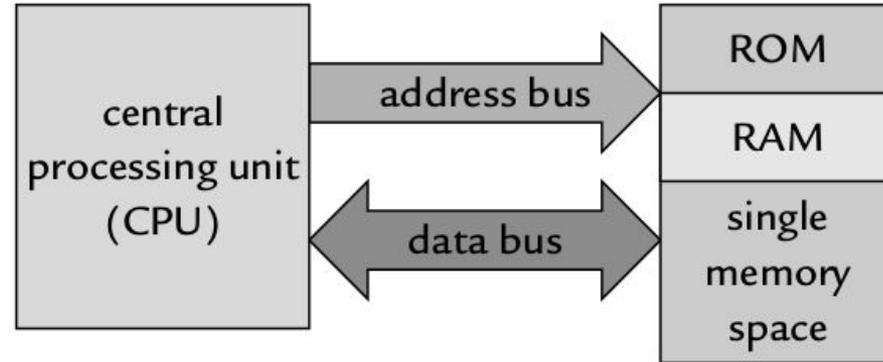
- **Gama baja:** 8 bits, 4 bits:
 - Periféricos específicos (sensores y motores). Conectados a pines.
 - Comunicación mediante protocolos específicos de bajo costo.
 - Aparatos muy simples, tostadora, lavarropas simples, máquinas de hornear pan, etc.
- **Gama media:** 16 bits:
 - Electrodomésticos con más funcionalidades (incluyen WiFi).
- **Gama alta:** 32 o más bits:
 - No muy diferentes a una computadora de propósito general + periféricos específicos de sistemas embebidos.
 - Comunicación a través de TCP/IP, Ethernet, Wifi.
 - Routers, equipos de red, SmartTVs, Raspberry.



(a) Harvard architecture



(b) von Neumann architecture





Aplicaciones más importantes de los sistemas embebidos

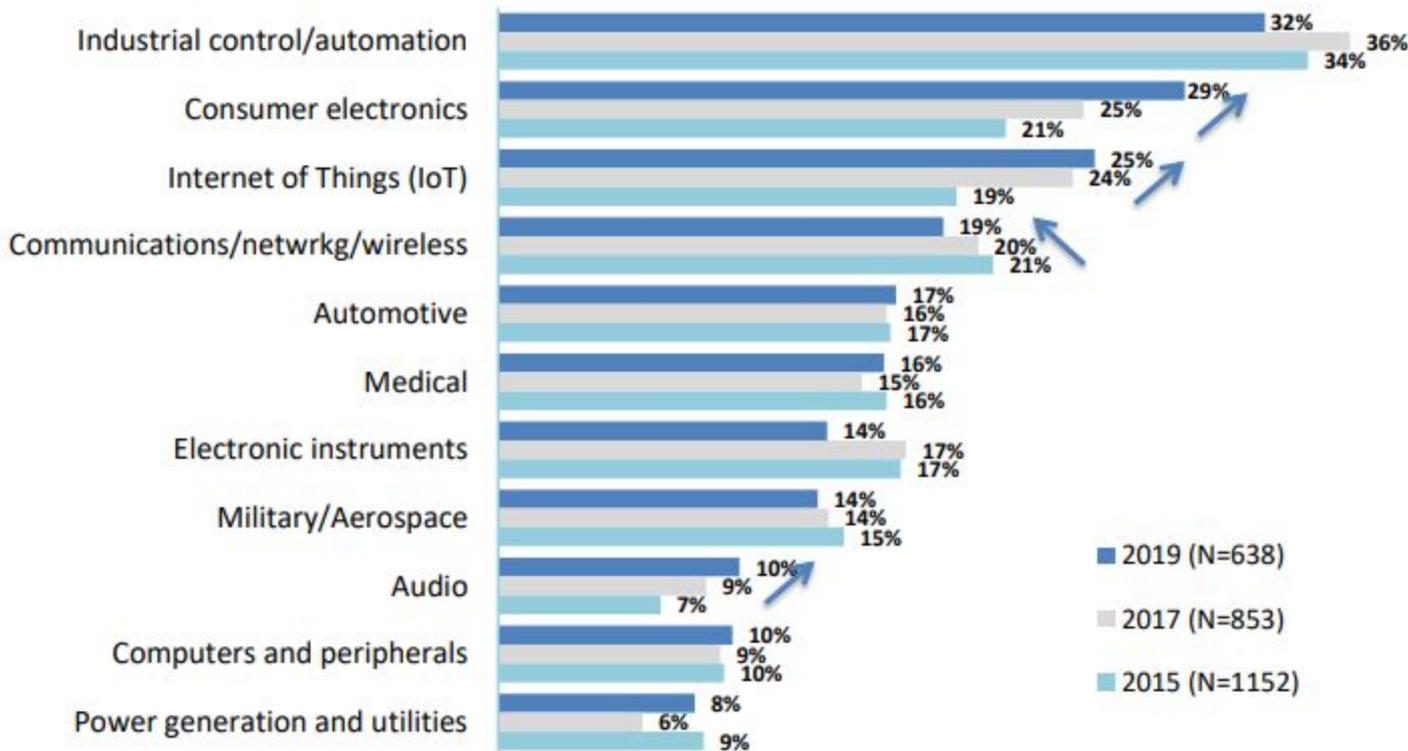


Figura obtenida de EETimes, “2019 Embedded Markets Study”.



Lenguajes más utilizados para programar sistemas embebidos

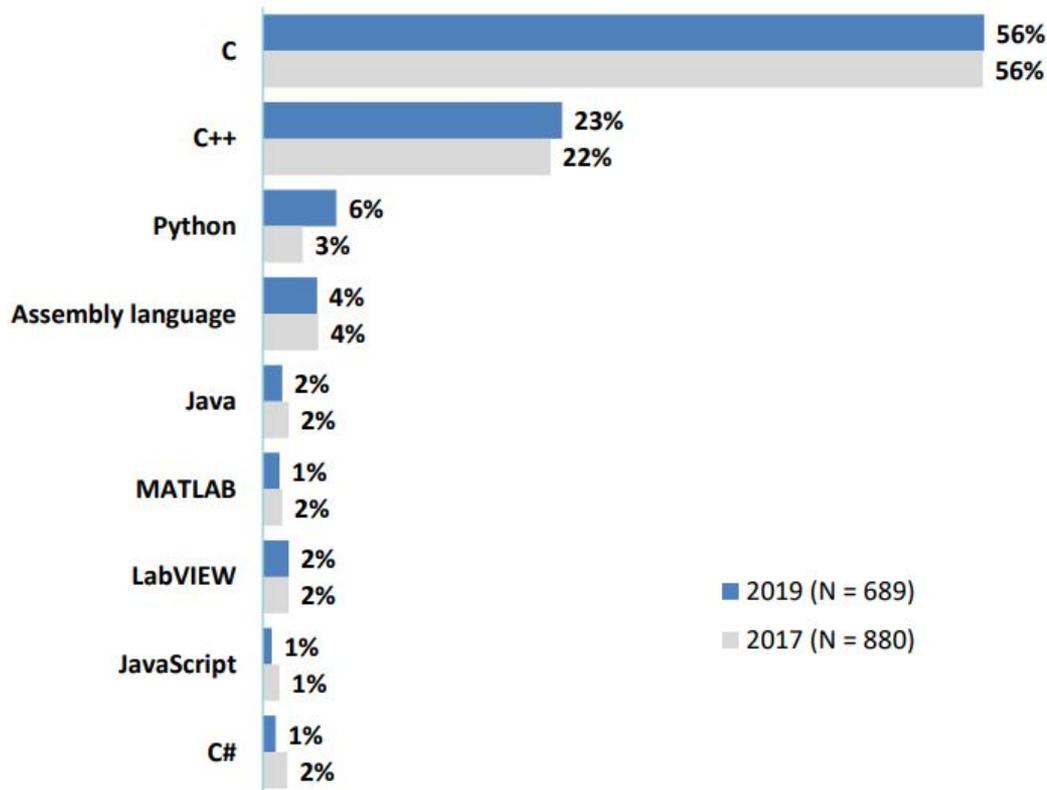


Figura obtenida de EETimes, “2019 Embedded Markets Study”.

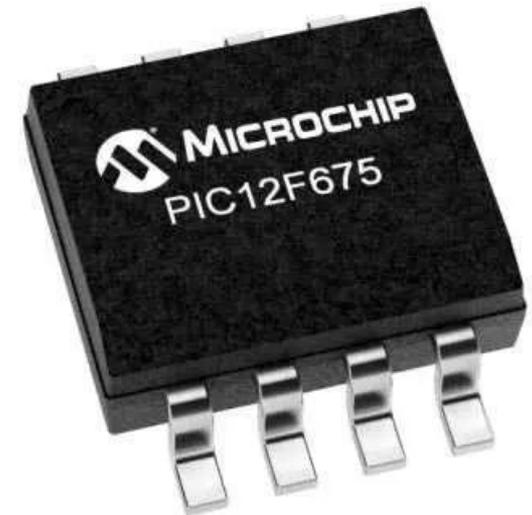
https://www.embedded.com/wp-content/uploads/2019/11/EETimes_Embedded_2019_Embedded_Markets_Study.pdf

Familia PIC

- Creados por Microchip Technology Inc.
- Arquitectura Harvard.
- Programable en lenguaje ensamblador.
 - Interfaces de desarrollo en lenguaje C (MPLAB).

8 bits (PIC 12F675).

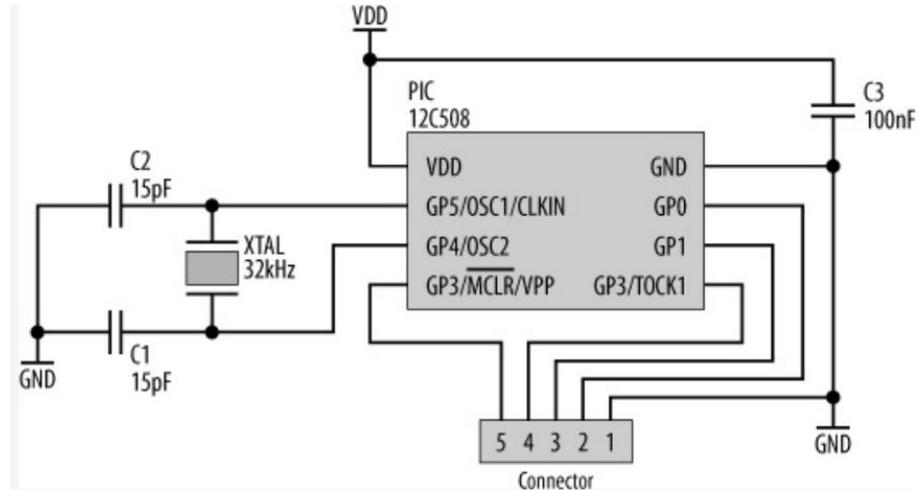
- Memoria de programa de 512 palabras.
- RAM de 25 bytes.
- Comunicación: I2C, SPI.
- Salidas: digitales y PWM.
- Frecuencias de operación:
 - 4 MHz
 - 32 KHz (bajo consumo)



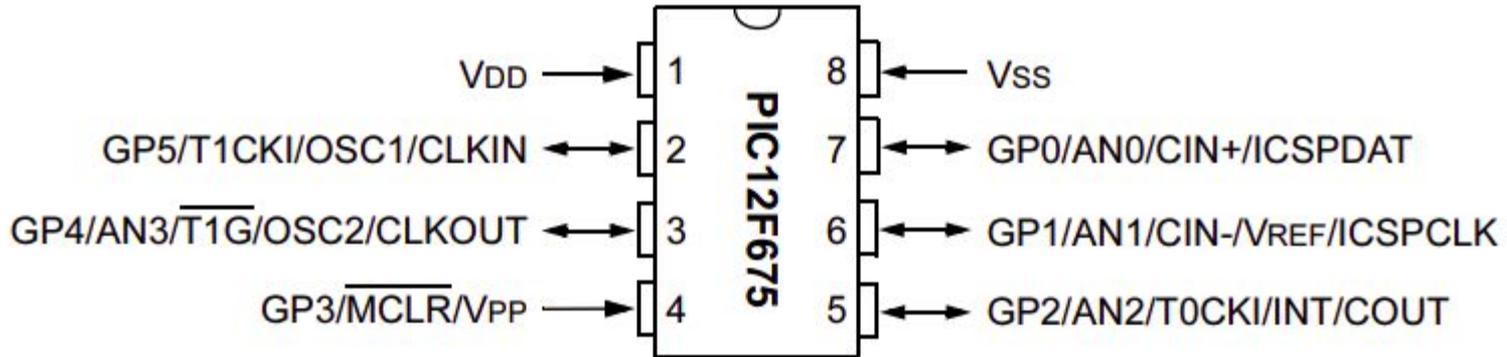
Familia PIC

8 bits (PIC 12F675), continuación.

- ALU con registro acumulador (W).
- 35 instrucciones.
- Consumo:
 - Normal: 100 μ A (625 días con pilas AA).
 - Bajo consumo: 1 nA (171mil años con pilas AA).
- Herramientas desarrollo en C o ensamblador.
- Precio: 1.60 USD (Ebay)

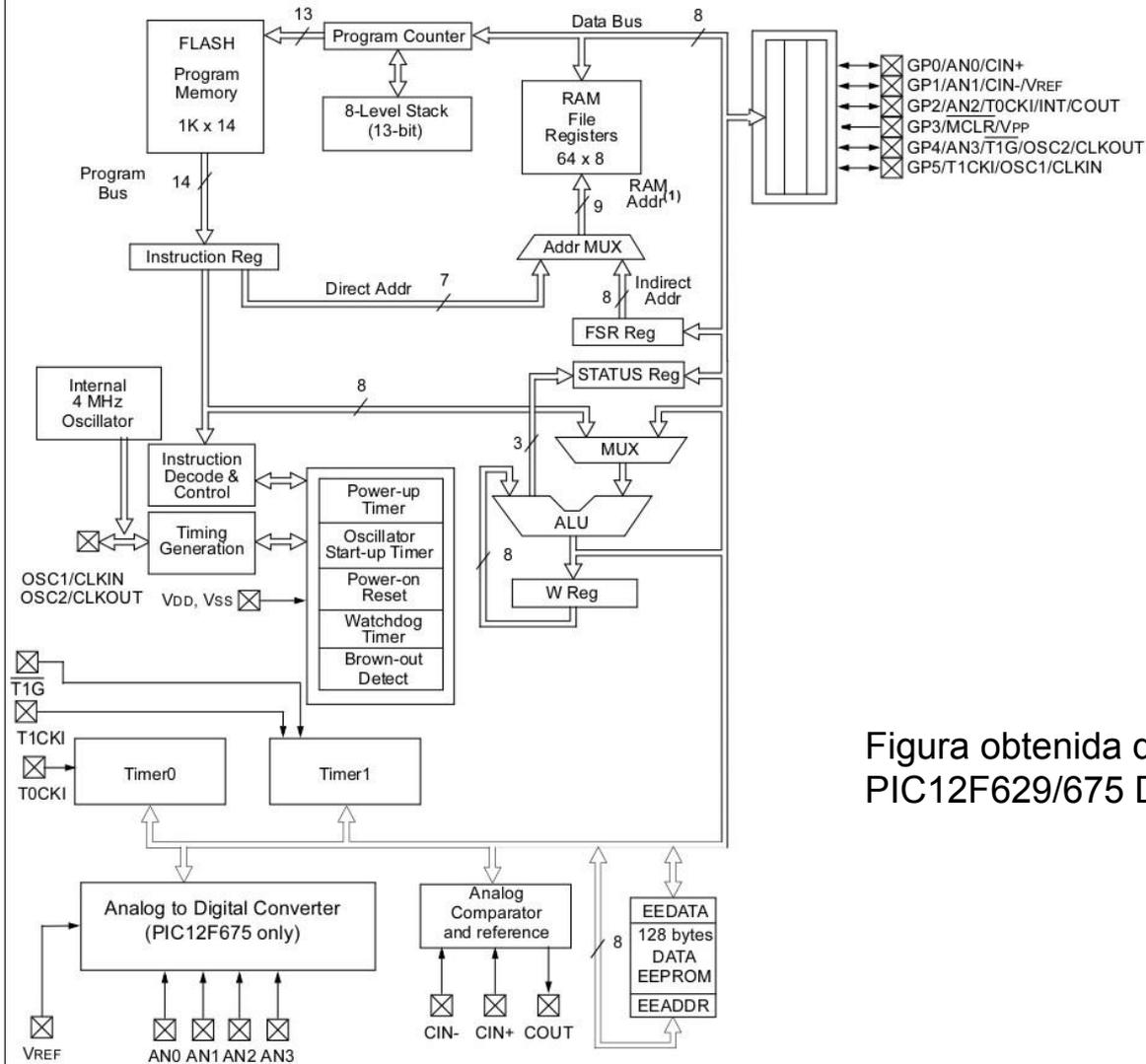


Familia PIC:8 bits (PIC 12F675).



GP0: Entrada salida digital
T1CKI: Timer 1 clock input
AN0: Entrada analógica 0
CIN+ y CIN-: Comparadores analógicos
COU: Salida comparador
ICSPDAT: Comunicación serial

Figura obtenida de Microchip, PIC12F629/675
Data Sheet.



s de la

Figura obtenida de Microchip,
PIC12F629/675 Data Sheet.



Memoria RAM y mapeo en memoria

File Address	File Address
Indirect addr.(1)	Indirect addr.(1)
00h	00h
TMR0	TMR0
01h	01h
PCL	PCL
02h	02h
STATUS	STATUS
03h	03h
FSR	FSR
04h	04h
GPIO	GPIO
05h	05h
06h	06h
07h	07h
08h	08h
09h	09h
PCLATH	PCLATH
0Ah	0Ah
INTCON	INTCON
0Bh	0Bh
PIR1	PIR1
0Ch	0Ch
0Dh	0Dh
TMR1L	TMR1L
0Eh	0Eh
TMR1H	TMR1H
0Fh	0Fh
T1CON	T1CON
10h	10h
11h	11h
12h	12h
13h	13h
14h	14h
15h	15h
16h	16h
17h	17h
18h	18h
CMCON	CMCON
19h	19h
1Ah	1Ah
1Bh	1Bh
1Ch	1Ch
1Dh	1Dh
ADRESH(2)	ADRESH(2)
1Eh	1Eh
ADCON0(2)	ADCON0(2)
1Fh	1Fh
20h	20h
VRCON	VRCON
99h	99h
EEDATA	EEDATA
9Ah	9Ah
EEADR	EEADR
9Bh	9Bh
EECON1	EECON1
9Ch	9Ch
EECON2(1)	EECON2(1)
9Dh	9Dh
ADRESL(2)	ADRESL(2)
9Eh	9Eh
ANSEL(2)	ANSEL(2)
9Fh	9Fh
A0h	20h
accesses 20h-5Fh	General Purpose Registers 64 Bytes
DFh	5Fh
E0h	60h
FFh	7Fh
	Bank 0
	Bank 1

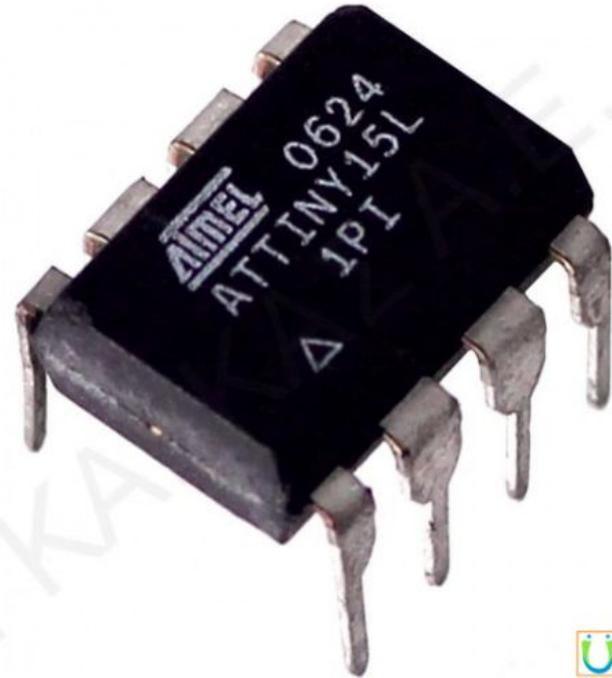
 Unimplemented data memory locations, read as '0'.
 1: Not a physical register.
 2: PIC12F675 only.

Figura obtenida de Microchip, PIC12F629/675 Data Sheet.

Familia AVR

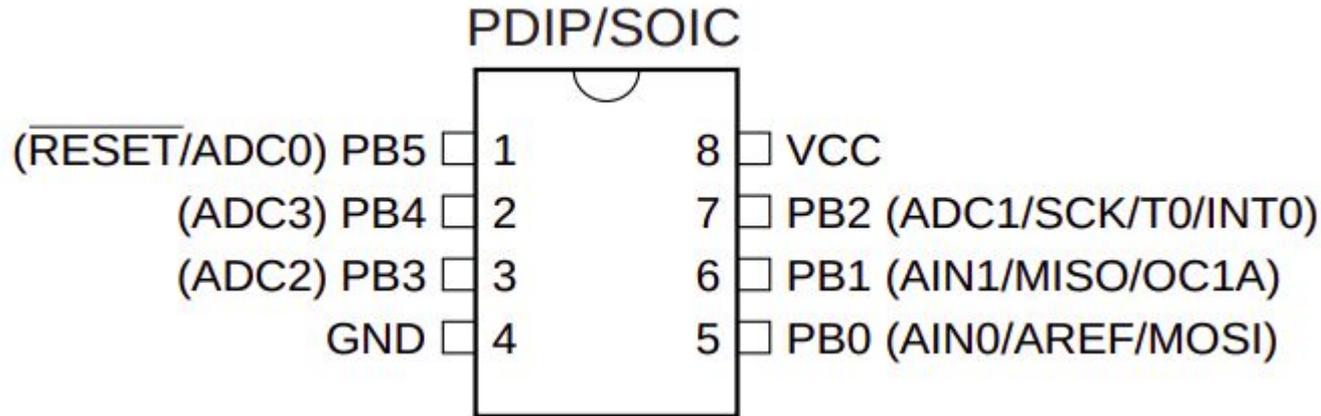
Procesador ATtiny15

- 8 bits.
- Memoria programa: 512 palabras
- 90 Instrucciones
- Memoria RAM datos: No posee
- 32 registros.
- EEPROM: 64 bytes
- 5 pines de I/O.
- Conversores A/D
- Precio: 1.60 USD (Ebay)



Familia AVR

Procesador ATtiny15

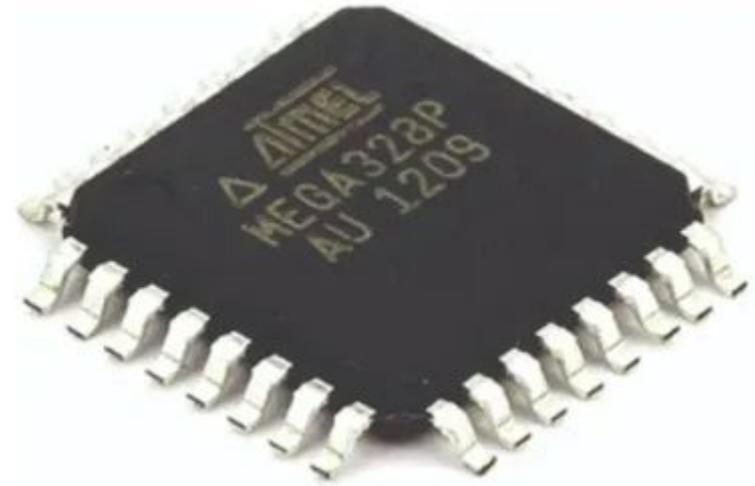


INT0: Interrupción externa

Familia AVR

Procesador ATmega328 (16 bits)

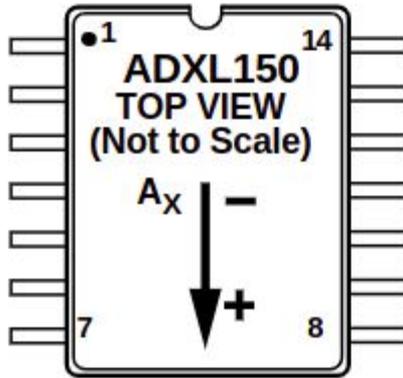
- Memoria programa: 32KB
- 131 interrupciones
- Memoria RAM datos: 2 KB
- Memoria EEPROM: 1 KB
- frecuencia: 16 MHz
- Conversores AD y DA, SPI, I2C, USAR.
- Consumo:
 - Normal: 1.5 mA (41 días con pilas AA)
 - Bajo consumo: 1 μ A (171 años).
- Precio: 5.0 USD (Ebay)



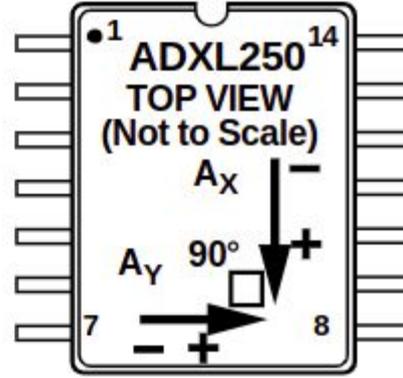
JTAG

- Joint Test Action Group: Norma IEEE 1149.1
- Provee acceso al procesador y sus periféricos.
- Puerto que permite:
 - Escribir las memorias de programa.
 - In-circuit debug.
 - Examinar y escribir registros.
- Puerto de 4 pines.

Acelerómetro



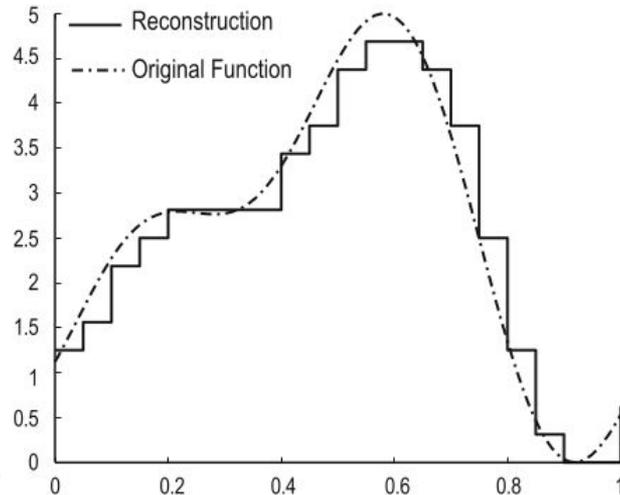
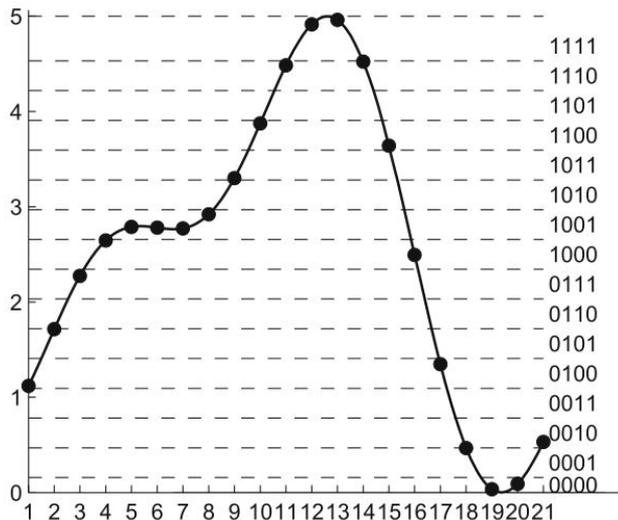
POSITIVE A = POSITIVE V_{OUT}



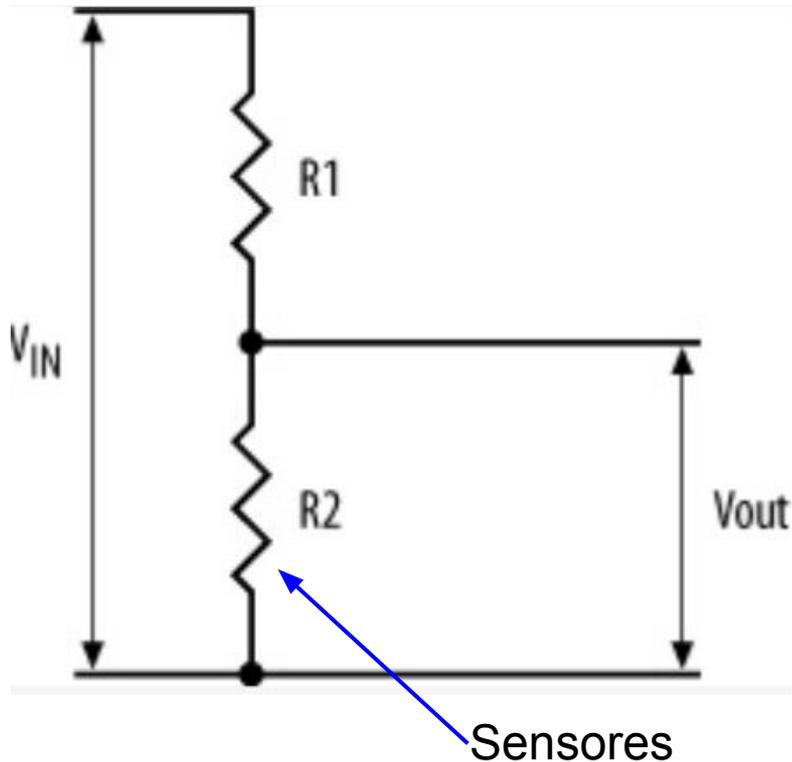
POSITIVE A = POSITIVE V_{OUT}

$$V_{OUT} = V_S/2 - (\text{sensitivity} * V_S/5 * \text{acceleration})$$

Micrófono (R variable)



Divisor de tensión



$$V_{OUT} = V_{IN} * R2 / (R1 + R2)$$

Ejemplo:

$$\begin{aligned} V_{OUT} &= 5V \quad 1k / (1k + 1k) \\ &= 5V \quad 1k / 2k \\ &= 5V * 0.5 \\ &= 2.5V \end{aligned}$$



UNCUYO
UNIVERSIDAD
NACIONAL DE CUYO



**FACULTAD
DE INGENIERÍA**

**Licenciatura en Ciencias de la
Computación**

Sistemas Embebidos

Unidad 2

Comunicación con el exterior

Comunicación con el exterior

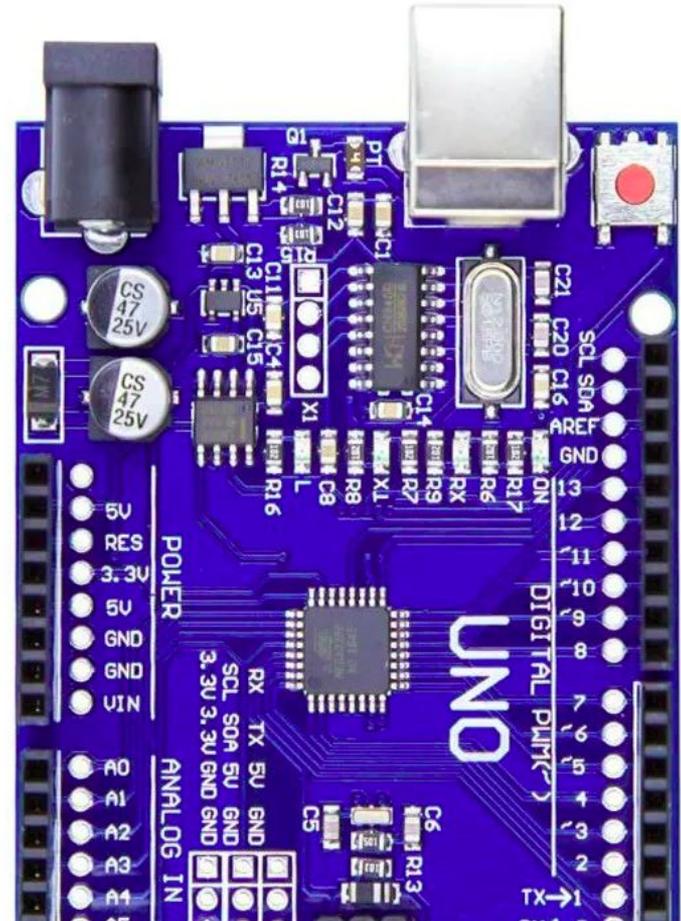
GPIO (general-purpose input/output)

Puertos de entrada salida de propósito general

- Pines que pueden configurarse como entradas o salidas digitales.
 - Entrada:
 - Se lee como 1 lógico si se aplica un nivel alto de tensión en el pin.
 - Se lee como 0 lógico si se aplica un nivel bajo de tensión en el pin.
 - Salida:
 - Produce un nivel alto de tensión en el pin si se escribe un 1 lógico.
 - Produce un nivel bajo de tensión en el pin si se escribe un 0 lógico.
- Usualmente agrupados en grupos de 8 llamados “puertos”.
- Pueden tener resistencias pull-up o pull-down.
 - Pull-up: imponen un 1 lógico por defecto.
 - Pull-down: imponen un 0 lógico por defecto.

Entrada Salida con el IDE de Arduino UNO

```
/*Configuración de pines como  
entrada o salida*/  
pinMode(pin, OUTPUT);  
pinMode(pin, INPUT);  
/*Leer el valor de un pin*/  
valor=digitalRead(pin);  
/*Escribe val en el pin indicado  
value puede valer HIGH o LOW. */  
digitalWrite(pin, value);
```





Ejemplo de especificaciones

Symbol	Parameter	Condition	Min.	Typ.	Max.	Units
V_{IL}	Input Low Voltage, except XTAL1 and $\overline{\text{RESET}}$ pin	$V_{CC} = 1.8\text{V} - 2.4\text{V}$	-0.5		$0.2V_{CC}^{(1)}$	V
		$V_{CC} = 2.4\text{V} - 5.5\text{V}$	-0.5		$0.3V_{CC}^{(1)}$	
V_{IH}	Input High Voltage, except XTAL1 and $\overline{\text{RESET}}$ pins	$V_{CC} = 1.8\text{V} - 2.4\text{V}$	$0.7V_{CC}^{(2)}$		$V_{CC} + 0.5$	V
		$V_{CC} = 2.4\text{V} - 5.5\text{V}$	$0.6V_{CC}^{(2)}$		$V_{CC} + 0.5$	

Ejemplo: Si $V_{CC}=5.0\text{V}$

Un 0 será: de -0.5 V a 1.5V

Un 1 será: de 3.0 V a 5.5V

Valores máximos:

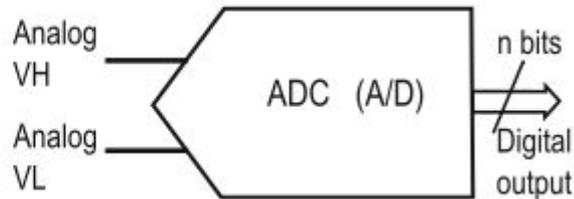
Maximum Operating Voltage	6.0V
DC Current per I/O Pin	40.0mA
DC Current V_{CC} and GND Pins	200.0mA

Entrada Salida en Raspbian

- La entrada/salida se controla mediante la escritura a **archivos virtuales**.
- Para habilitar un pin como GPIO, debemos escribir el número de pin en el archivo **“/sys/class/gpio/export”**.
 - Esto crea la carpeta **“/sys/class/gpio/gpioX”** siendo X el número de pin.
 - *Escribiendo **in** o **out** en **“/sys/class/gpio/gpioX/direction”** se configura como entrada o salida.*
 - *Leer o escribir el pin **“/sys/class/gpio/gpioX/value”***
 - Para deshabilitar el GPIO usado, debe escribirse el número de pin en **“/sys/class/gpio/unexport”**.

Convertor analógico a digital

- Convertor Analógico a Digital, ADC o A/D: convierte una tensión (voltios) entre dos pines de analógico a un número digital de n bits.
- Puede tener:
 - Una entrada: mide diferencia de potencial entre la entrada y tierra (0 volts).
 - Dos entradas: mide diferencia de potencial entre esas dos entradas.



Convertor analógico a digital

Cuantización y Resolución

$$V_{REF} = 5.00V$$

Resolución: 4 bits

$$\text{Resolución (LSB)} = V_{REF} / 2^4 = 0,3125V$$

(LSB: least significant bit)

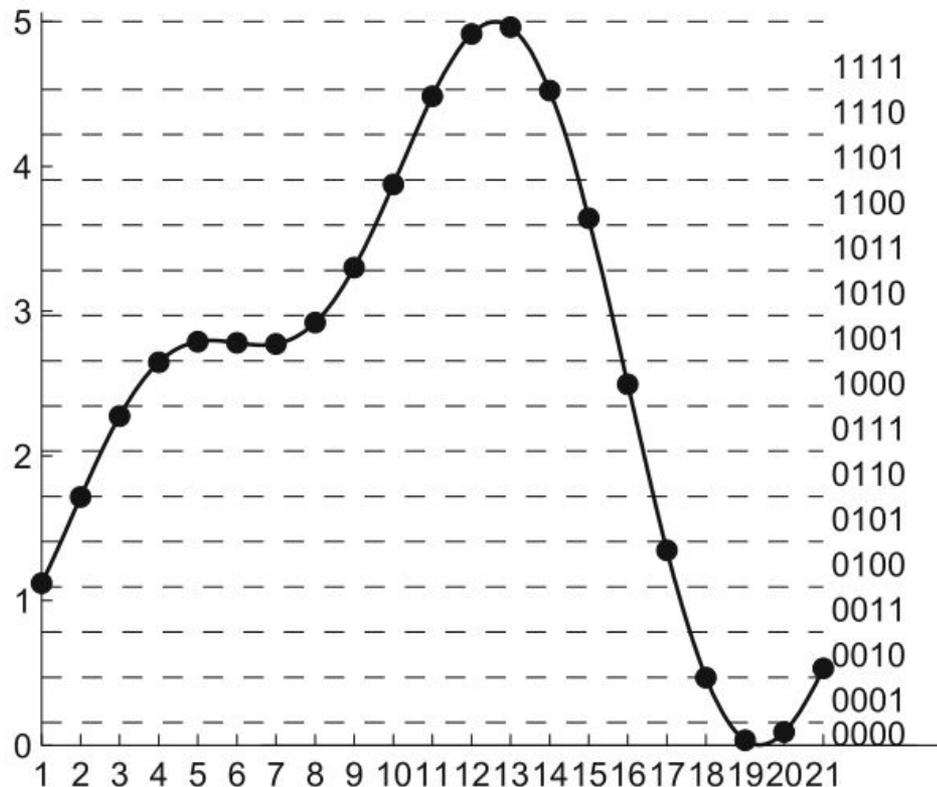
$$V_X = 1.0 \text{ Salida: } 0011$$

$$V_X = 2.0 \text{ Salida: } 0110$$

$$V_X = 1.88 \text{ Salida: } 0110 \text{ (} 1.88 / 0,3125 = 6.016 \text{)}$$

$$V_X = 2.18 \text{ Salida: } 0110 \text{ (} 2.18 / 0,3125 = 6.976 \text{)}$$

$$V_X = 2.19 \text{ Salida: } 0111$$



Convertor analógico a digital

Resoluciones típicas
(suponiendo $V_{REF} = 5.00V$):

Resolución bits	Resolución Volts
8 bits	19.5 mV
10 bits	4.88 mV
12 bits	1.22 mV
16 bits	0.076 mV

Más bits, más resolución, mayor tiempo de conversión

Exactitud

Errores producidos por diferentes factores:

- Calidad de fabricación
- Distorsión introducida por los componentes.
- Ruido
- Usualmente especificada como un porcentaje de la resolución.



Ejemplo: Conversor AD Atmega 328

28.1. Features

- 10-bit Resolution
- 0.5 LSB Integral Non-Linearity
- ± 2 LSB Absolute Accuracy
- 13 - 260 μ s Conversion Time
- Up to 76.9kSPS (Up to 15kSPS at Maximum Resolution) SPS: samples per second
- Six Multiplexed Single Ended Input Channels
- Two Additional Multiplexed Single Ended Input Channels (TQFP and VFQFN Package only)
- Temperature Sensor Input Channel
- Optional Left Adjustment for ADC Result Readout
- 0 - V_{CC} ADC Input Voltage Range
- Selectable 1.1V ADC Reference Voltage
- Free Running or Single Conversion Mode
- Interrupt on ADC Conversion Complete
- Sleep Mode Noise Canceler

$$V_{REF}=5.0V$$

$$LSB=5.0V/(2^{10})=0,00488V$$

$$Lectura=X\pm 0,00977 V$$



Conversor A/D en Arduino

```
analogReference(DEFAULT);
```

DEFAULT: 5 Volts
INTERNAL: 1.1 V
EXTERNAL: Voltaje aplicado al pin AREF
otras opciones dependiendo del modelo...

```
pinMode(A0, INPUT);
```

Sin resistencia pullup (sin valor por defecto)

```
pinMode(A0, INPUT_PULLUP);
```

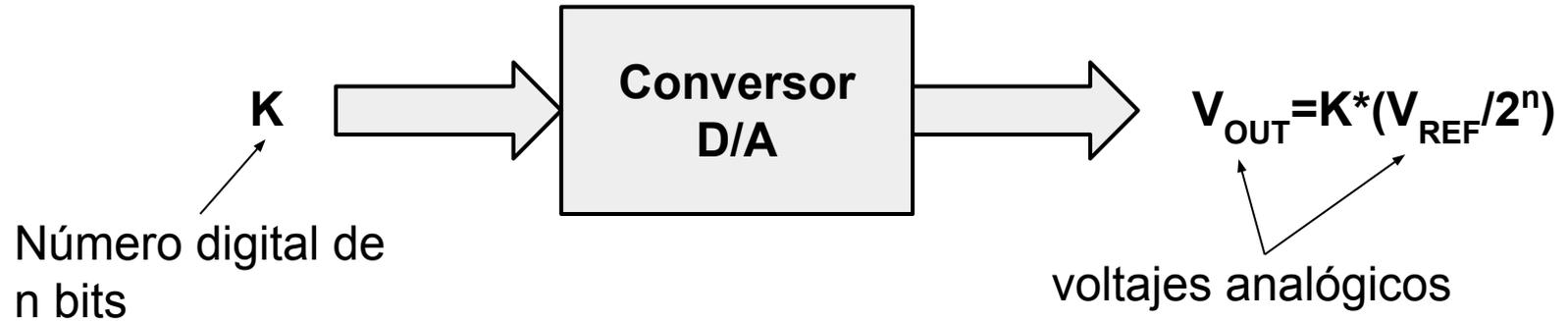
Con resistencia pullup (valor por defecto = V_{REF})

```
analogReadResolution(bits);
```

Solo algunos modelos

```
valor=analogRead(A0);
```

Conversor Digital a analógico



Ejemplo: $V_{REF} = 5.00V$ y tenemos 8 bits
Resolución = $V_{REF} / 2^n = 5.00V / (2^8) = 0.01953V$

V_{REF} puede ser
interno o externo

Si $K = \text{bx}10010010$ (146) ; $V_{OUT} = 2.85V$
Si $K = \text{bx}00110000$ (48) ; $V_{OUT} = 0.937V$

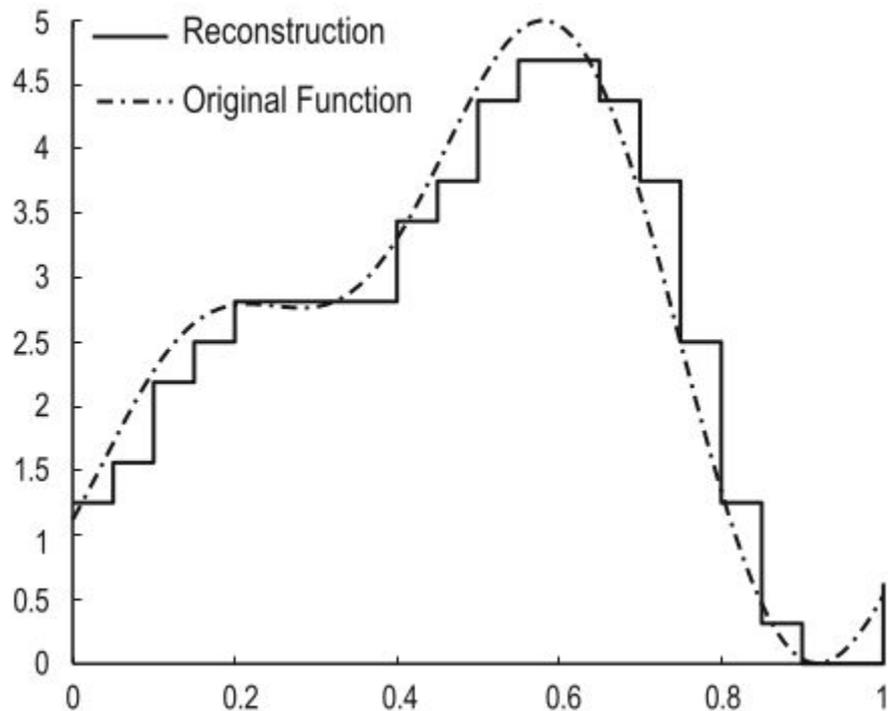
Convertor Digital a analógico

- Control de velocidad de motores
- Control de calefacción
- Control del nivel de iluminación
- Reconstruir una señal (por ejemplo: audio)





Convertor Digital a Analógico - Reconstrucción



Convertor D/A en Arduino

- Convertor tipo PWM (ver filminas siguientes) de 8 bits (256 niveles) o algunos modelos 12 bits (4096 niveles).

BOARD	PWM PINS	PWM FREQUENCY
Uno, Nano, Mini	3, 5, 6, 9, 10, 11	490 Hz (pins 5 and 6: 980 Hz)
Mega	2 - 13, 44 - 46	490 Hz (pins 4 and 13: 980 Hz)
Leonardo, Micro, Yún	3, 5, 6, 9, 10, 11, 13	490 Hz (pins 3 and 11: 980 Hz)

```
pinMode(pin, OUTPUT);
```

```
analogWriteResolution(resolución);
```

 Algunos modelos permiten elegir entre 8 y 12 bits.

```
analogWrite(pin, valor);
```

 valor: entre 0 y 256 o 4096 (algunos modelos)

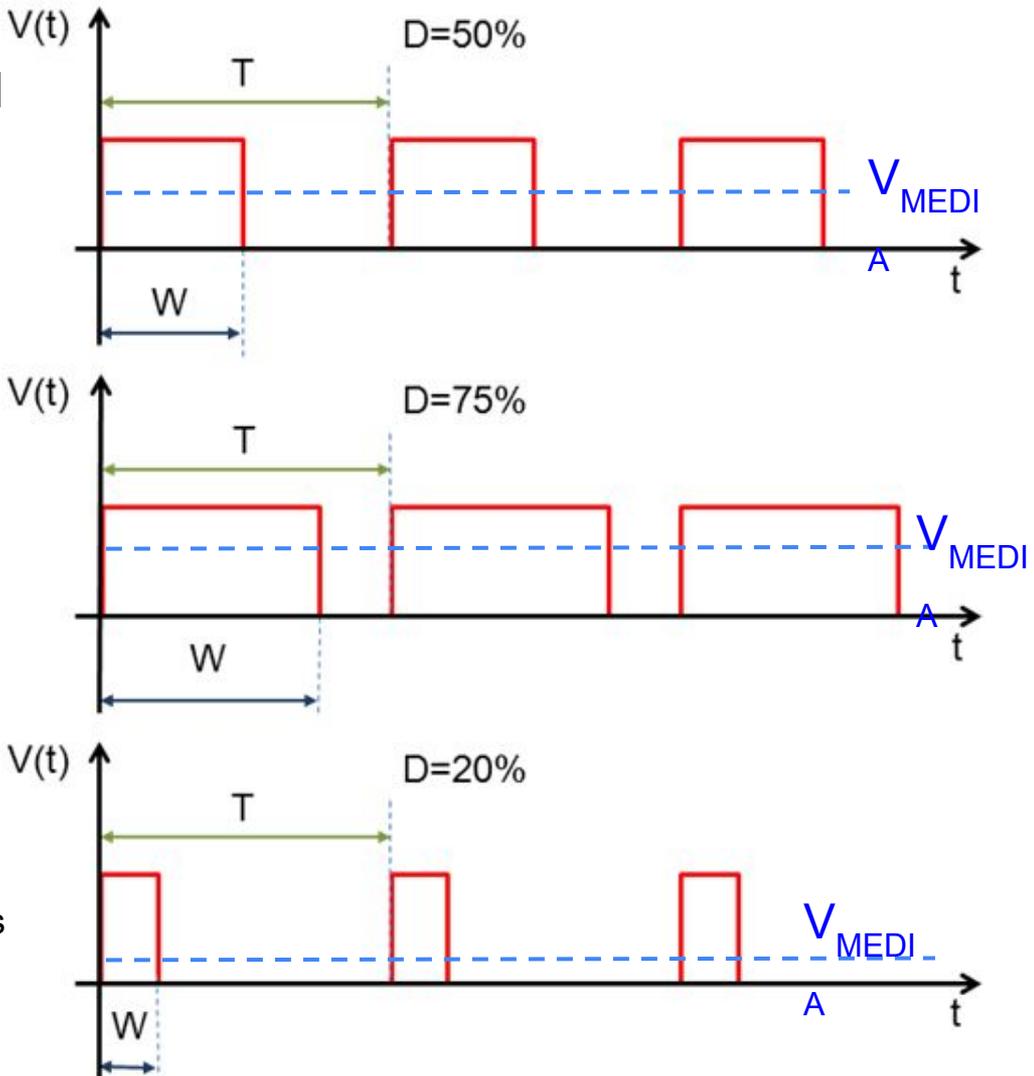


Convertor Digital a analógico Convertor basado en PWM (Pulse Width Modulation)

Duty cycle: fracción del tiempo total que el pulso está en alto.

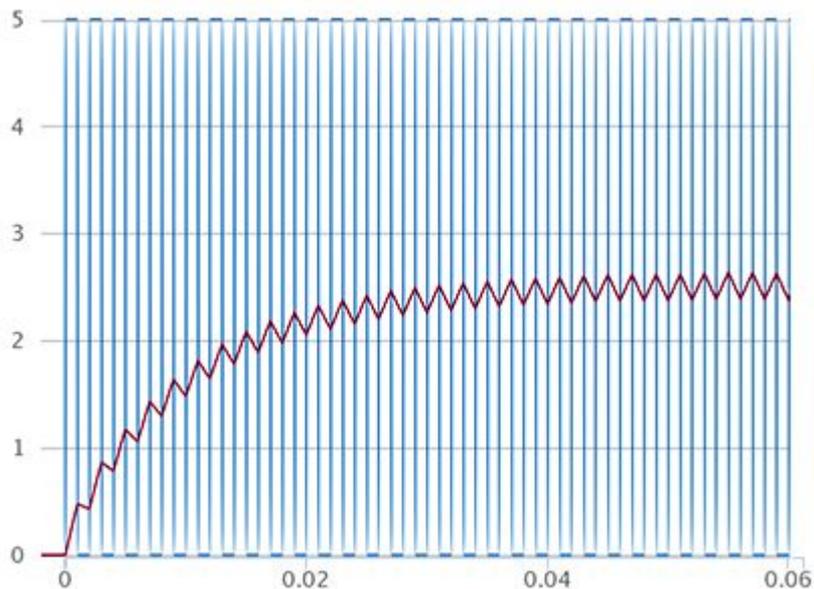
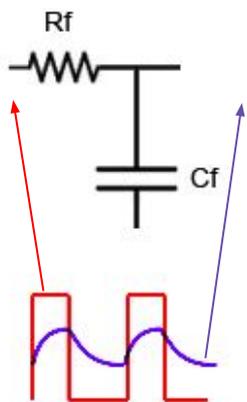
$$V_{MEDI A} = V_{REF} * Duty_cycle$$

Figura basada en: Chaves Osorio, José & Quintero, Edwin & Cortes, Jimy. (2011). Generación de señales senoidales mediante PWM y filtros activos de segundo orden.

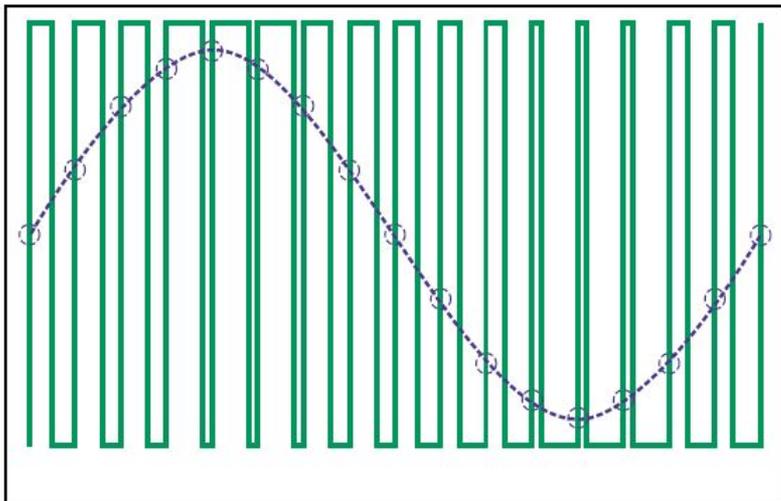




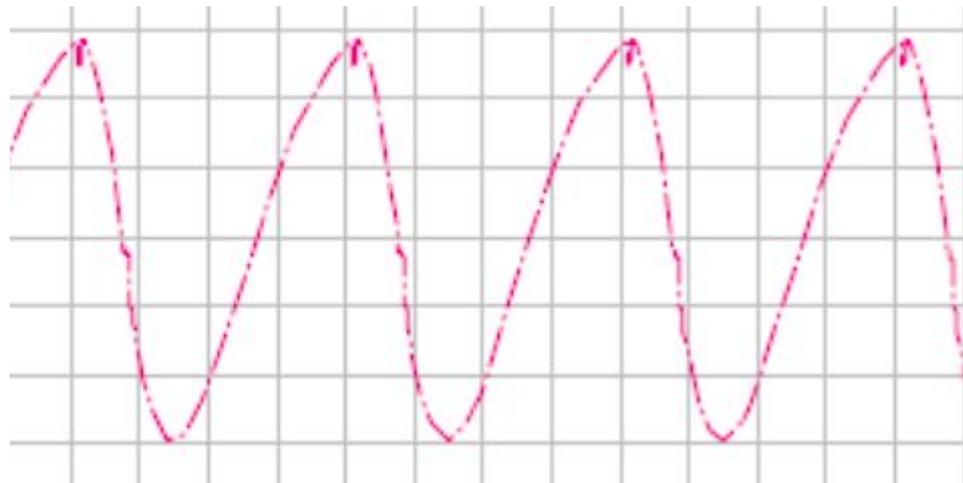
Reconstrucción de una señal analógica a partir de un PWM



Reconstrucción de una señal analógica a partir de un PWM



PWM y señal senoidal (ideal)



Señal senoidal resultante de un
convertor D/A tipo PWM más filtro

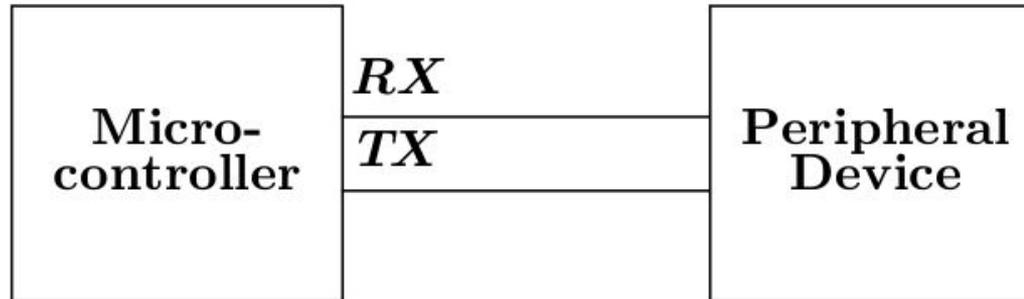
Figura basada en: Chaves Osorio, José & Quintero, Edwin & Cortes, Jimy. (2011). Generación de señales senoidales mediante PWM y filtros activos de segundo orden.

Protocolos de comunicación

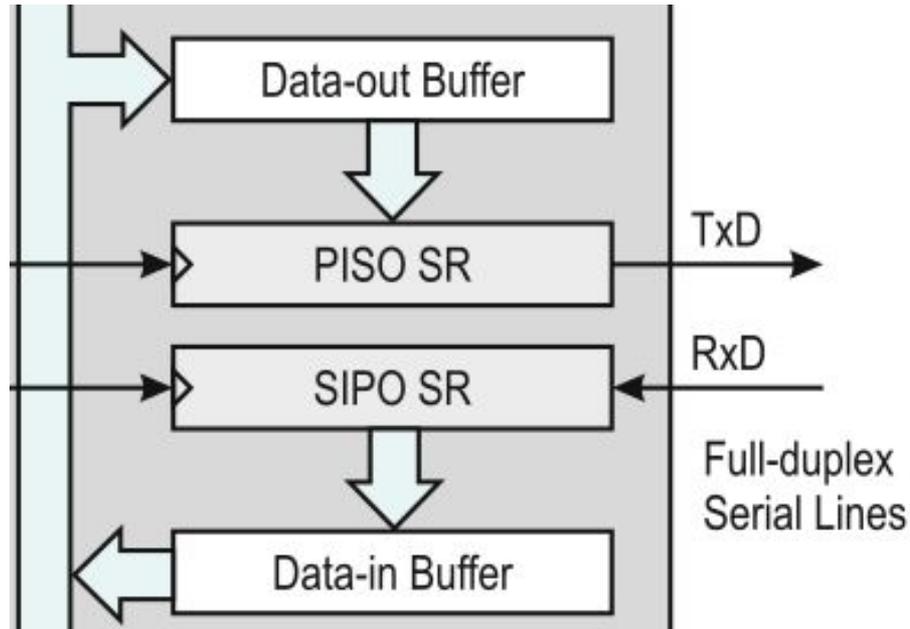
- Algunos microcontroladores tienen poder de procesamiento suficiente para utilizar IP, TCP y UDP, poseen Ethernet o WiFi, incluso permiten instalar servidores web (por ejemplo: Apache). Ejemplo: Raspberry.
 - **Ventaja: El sistema puede comunicarse directamente con otras computadoras por medios usuales (servicio web, ssh, etc.).**
 - **Desventaja: Requiere un microcontrolador con elevado poder de procesamiento, memoria y puertos Ethernet o Wifi.**
- Sistemas embebidos de menor poder de procesamiento o sensores específicos: Se requieren protocolos que requieran menores requisitos
 - USB (serial), SPI, I²C, CAN, RFID y NFC, ZigBee, LoRa.

UART (universal asynchronous receiver/transmitter)

- No hay línea de clock. Con cada bits de start se sincronizan los relojes.
- Emisor y receptor son básicamente registros de desplazamiento.
- Transmisor y receptor deben acordar bps, longitud de palabra (7 u 8 bits), bits de stop y paridad.



UART (universal asynchronous receiver/transmitter)



Bibliografía:

- John Davies, "MSP430 Microcontroller Basics". Elsevier. 2008.
- Manuel Jiménez, Rogelio Palomera, Isidoro Couvertier, "Introduction to Embedded Systems Using Microcontrollers and the MSP430". Springer. 2014.
- Peter Marwedel, "Embedded System Design. Embedded Systems, Foundations of Cyber-Physical Systems, and the Internet of Things". Springer. 2018.
- Perry Xiao , "Designing Embedded Systems and the Internet of Things (IoT) with the ARM Mbed". Wiley. 2018.
- Microchip, PIC12F629/675 Data Sheet