

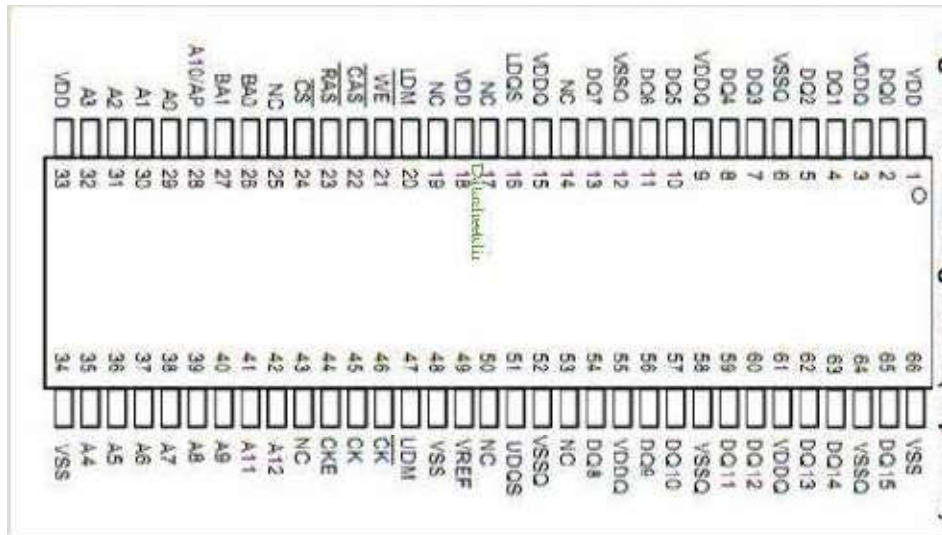
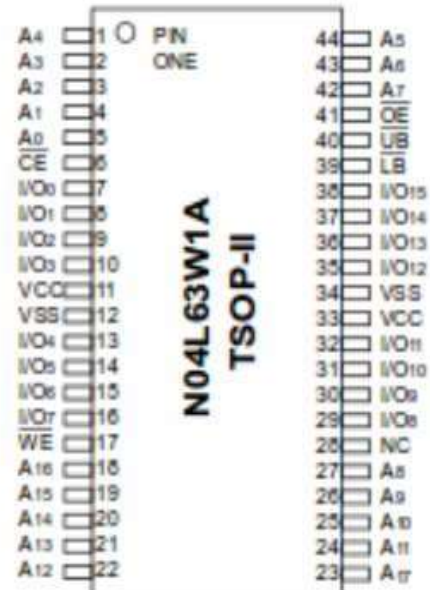
## TRABAJO PRÁCTICO N° 3 CIRCUITOS DE MEMORIA

Indicar la organización y la tecnología de los siguientes circuitos integrados de memoria

### PIN ASSIGNMENT

|     |    |    |     |
|-----|----|----|-----|
| NC  | 1  | 28 | VCC |
| A12 | 2  | 27 | W   |
| A7  | 3  | 26 | E2  |
| A6  | 4  | 25 | A8  |
| A5  | 5  | 24 | A9  |
| A4  | 6  | 23 | A11 |
| A3  | 7  | 22 | G   |
| A2  | 8  | 21 | A10 |
| A1  | 9  | 20 | E1  |
| A0  | 10 | 19 | DQ7 |
| DQ0 | 11 | 18 | DQ6 |
| DQ1 | 12 | 17 | DQ5 |
| DQ2 | 13 | 16 | DQ4 |
| VSS | 14 | 15 | DQ3 |

### Pin Configurations



Diseñar los siguientes bancos de memoria:

- |  |   |
|--|---|
| <p>a) 128 Kbx 8 con CI de 32 Kb x 8</p> <p>b) 2Mb x 8 con CI de 512Kb x 8</p> <p>c) 32 Mb x 8 con CI de 8 Mb x 8</p> | <p>d) 2Mb x 32 con CI de 512Kb x 16</p> <p>e) 1Mbx 4 con CI de 1M Kb x 1</p> <p>f) 16 Gb x 8 con CI de 4 Gb x 4</p> |
|--|---|