

Facultad de Ingeniería - Universidad Nacional de Cuyo			
Asignatura:	Arquitectura de Computadoras 1		
Carrera:	Licenciatura en Ciencias de la Computación		
Año: 2024	Semestre: 1	Trabajo Practico N°3 - A	

Metodología

Trabajo individual o grupal. 4 estudiantes por grupo máximo.

Tiempo de realización: 2 clases.

Aprobación

Entregar a través del aula abierta los bancos de memoria solicitados.

Se sugiere utilizar software de simulación como "Digital" (puede descargarse sin costo de <https://github.com/hneemann/Digital>) o similar. También puede utilizar papel y lápiz y tomar fotos.

Subir a través del aula abierta los archivos de las simulaciones (puede ser un circuito por archivo o todos los circuitos en un solo archivo) o las fotos.

Ejercicio N°1

Armar los bancos de memoria indicados abajo.

Para cada banco de memoria, incluir: i) bus de direcciones, ii) bus de datos y 3) Señal de control de lectura y escritura.

Todas las memorias poseen pin Chip Select (CS en el simulador)

- a) 128 K x 8 con CI de 32 K x 8
- b) 2M x 8 con CI de 512K x 8
- c) 2M x 32 con CI de 512K x 16
- d) 16 G x 8 con CI de 4 G x 4